Tecnología Industrial I Circuitos digitales IES Fernando Savater

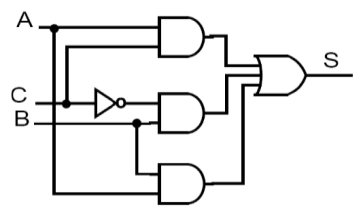
NOMBRE: \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_ CURSO: \_\_\_\_\_\_

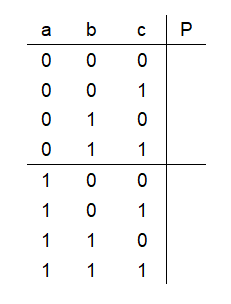
**Ejercicio 1**

**Ejercicio 1.-** La figura adjunta muestra un circuito lógico con tres entradas (A, B y C) y una salida (S).

a) Obtenga la expresión algebraica de la función lógica de salida S y su tabla de verdad.

b) Deduzca una expresión simplificada de S, usando mapas de Karnaugh e implemente su circuito lógico.

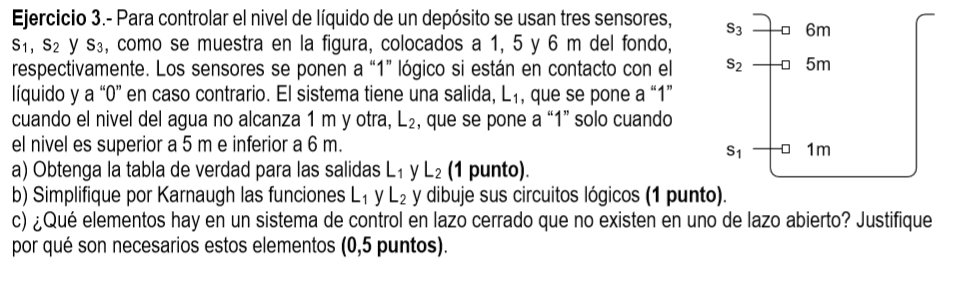




**S1 S2 S3**

**L1 L2**

**Ejercicio 2**



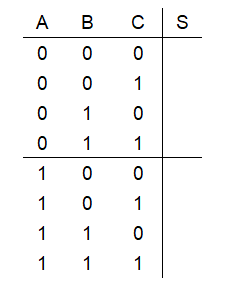
Ejercicio 3 .- Realiza los siguientes cambios de base:

5510 = \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_ 2

101100102 = \_\_\_\_\_\_\_\_\_ 10

234 = \_\_\_\_\_\_\_\_\_2

1AD16 = \_\_\_\_\_\_\_\_\_\_ 10



**A**